

ESERCIZIO

Si supponga di dover controllare mediante uno schema decentralizzato il sistema descritto dalla matrice di trasferimento

$$G(s) = \begin{bmatrix} \frac{1-2s}{1+s} & \frac{-10}{1+10s} \\ \frac{10}{1+s} & \frac{1}{1+10s} \end{bmatrix}$$

- 1) Sulla base della matrice dei guadagni relativi valutare quale sarebbe l'accoppiamento più opportuno tra gli ingressi e le uscite.
- 2) Sintetizzare i due regolatori (con struttura PI) mediante la procedura di progetto sequenziale in modo da ottenere per entrambi gli anelli di controllo una banda passante di almeno 0.4 rad/s.